



## シンクロtron光技術による内部ダメージ層の評価法の確立 IV

AichiSR

小泉晴比古<sup>1</sup>, 花田賢志<sup>2</sup>, 金子 弦<sup>1</sup>, 原田俊太<sup>1</sup>, 成田 潔<sup>3</sup>, 宇治原 徹<sup>1</sup>

1 名古屋大学 未来材料・システム研究所, 2 「知の拠点あいち」あいちシンクロtron光センター  
3 (株)ニートレックス

キーワード：SiC、ロッキング・カーブ測定、結晶品質、内部ダメージ

### 1. 背景と研究目的

環境保護とエネルギー効率向上の観点から、Si に代わる次世代パワーデバイス用半導体材料として、GaN や SiC が注目を浴びている。これら GaN や SiC を用いた省エネデバイスの性能やコストは、用いる基板の品質やコストと直結している。ここで、コストの点に焦点を当てると、GaN や SiC の基板のコストの約半分は加工コストであり、低コスト化には切断・研削・研磨・仕上げの工程を如何に短時間で行うかが鍵となる。また、基板品質の点では、加工品質は表面平坦性以上に加工によって導入される表面直下の内部ダメージ層の影響が大きい。しかし、内部ダメージ層の定量評価は行われておらず、仕様化もされていないのが現状である。このため、各工程間での基板結晶の品質を定量化することが重要となる。現在は、直前の加工品質に関わらず、一定の品質を保つために、時には過剰に加工するケースが多くあり、これがコスト高にも繋がっている。ゆえに、本研究課題は、シンクロtron光技術による各工程間の基板加工時に導入される内部ダメージ層の評価法の確立を目的としている。

### 2. 実験内容

前回までの実験において、様々な波長及び反射面を用いることにより、SiC 基板表面直下のダメージ層の検出に成功した。そこで本実験では、SiC 基板表面直下の歪み分布の定量化を試みた。また、X 線回折によるロッキング・カーブ測定には、あいちシンクロtron光センターの BL8S2 を用いた。

### 3. 結果および考察

Fig. 1 に、SiC 基板表面直下の歪みの緩和過程を示す。Fig. 1 に示すように、表面直下では、 $90 \mu$  もの歪みが蓄積していることが明らかにされた。また、表面直下に蓄積された歪みは、深さ方向が  $13 \mu\text{m}$  程度で緩和されていることも分かり、研削によるダメージは、表面のみに局在していることが示された。

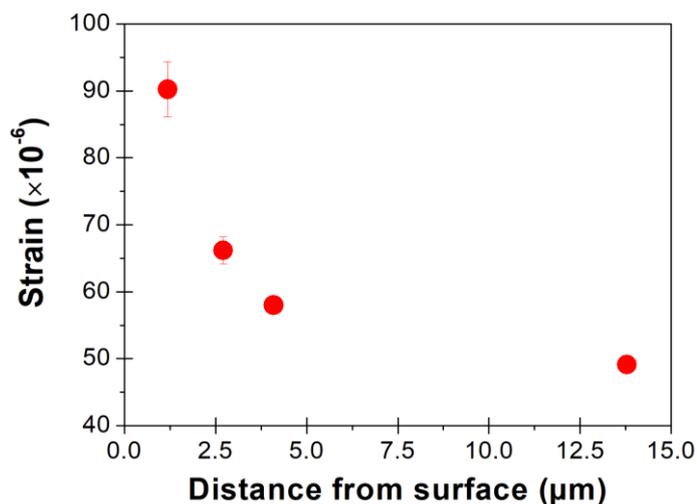


Fig.1 SiC 基板表面直下の歪みの緩和過程